1. CPL — текущий уровень привилегий (Current Privilege Level): уровень привилегий, на котором в данный момент исполняется задача. Значение CPL хранится в поле RPL селектора сегмента кода, который помещен в регистр CS. Обычно это значение соответствует уровню привилегий дескриптора исполняемого сегмента кода. Уровень привилегий меняется, когда управление передается сегменту кода с другим значением DPL (за исключением подчиняемых сегментов кода).

2. DPL — уровень привилегий дескриптора (Descriptor Privilege Level): наименее привилегированный уровень, на котором задача может получить доступ к сегменту или шлюзу, связанному с этим дескриптором. Уровень DPL определяется битами 46 и 45 дескриптора.

3. RPL — запрашиваемый уровень привилегий (Requested Privilege Level) используется для временного понижения своего уровня привилегий при обращении к памяти. RPL заносится в младшие биты селектора.

4. БИОС — набор микропрограмм, реализующих API для работы с аппаратурой компьютера и подключёнными к нему устройствами.

5. Режим системного управления — режим, который предназначен для выполнения некоторых действий с возможностью их полной изоляции от прикладного программного обеспечения и даже от операционной системы.

6. Реальный режим — режим работы МП как быстрого 8086 с возможностью использования 32-битных расширений.

7. Защищенный режим — основной режим работы.Ключевые особенности защищенного режима: виртуальное адресное пространство, защита и многозадачность.

8. Дескриптор — это 8-байтная единица описательной информации, распознаваемая устройством управления памятью в защищенном режиме, хранящаяся в дескрипторной таблице.

9. Дескрипторные таблицы — это массивы памяти переменной длины, содержащие 8- байтные элементы: дескрипторы.

10. Страничное преобразование — преобразование, при котором процессор в оперирует с блоками физической памяти равной длины (4 Кбайт) - страницами.

11. PSE (Page Size Extension) — механизм, позволяющий использовать страницы размером 4 Мбайт и одноуровневый механизм страничной трансляции.

12. Многозадачность — способность обеспечивать возможность параллельной обработки нескольких задач.

13. Задача — это "единица измерения" заданий для процессора, которую процессор может выполнять, приостанавливать и осуществлять над ней диспетчеризацию. В качестве задачи может исполняться прикладная программа, сервис операционной системы, ядро операционной системы, обработчик прерывания или исключения и т.п.

14. Привилегии — это свойство (обычно устанавливаемое при проектировании системы), которое определяет, какие компьютерные операции разрешаются в любой момент времени и какие доступы к памяти законны.

15. GDT — глобальная дескрипторная таблица.

16. IDT — дескрипторная таблица прерывания.

17. LDT — локальная дескрипторная таблица.

18. PDE (Page Directory Entry) — элементы каталога таблиц, которые адресуют таблицы страниц.

19. PDBR (Page Directory Base Register) — регистр процессора, который содержит физический адрес памяти.

20. Virtual 8086 Mode — режим эмуляции управления памятью как у МП 8086.